

EVALUACIÓN DE LA SOLICITUD DE VERIFICACIÓN DE TÍTULO OFICIAL

Denominación del Título	Grado en Ingeniería en Electrónica Industrial
Universidad o Universidades solicitantes	Mondragón Unibertsitatea

ANECA, conforme a lo establecido en el artículo 25 del R.D. 1393/2007, de 29 de octubre, ha procedido a evaluar el plan de estudios que conduce al Título oficial arriba citado de acuerdo con el Protocolo de evaluación para la verificación de Títulos Oficiales.

La evaluación del plan de estudios se ha realizado por la COMISIÓN GRADO INGENIERÍA Y ARQUITECTURA 1, formada por expertos nacionales e internacionales del ámbito académico, profesionales del título correspondiente y estudiantes. En dicha evaluación también han participado expertos externos a la Comisión que han aportado informes adicionales a la misma. Los miembros de la Comisión y los expertos externos han sido seleccionados y nombrados según el procedimiento que se recoge en la Web de dicha agencia dentro del programa VERIFICA.

Dicha Comisión de evaluación, de forma colegiada, ha valorado el plan de estudios de acuerdo con los criterios recogidos en el mencionado Protocolo de evaluación para la verificación.

De acuerdo con el procedimiento, se envió una propuesta de informe provisional a la Universidad, la cual ha remitido las observaciones oportunas. Una vez finalizado el periodo de observaciones a dicho informe, la Comisión de Evaluación, en nueva sesión, emite un informe de evaluación en términos **FAVORABLES**, considerando que:

MOTIVACIÓN

El Proyecto de Título presentado:

1. Recoge una descripción del plan de estudios adecuada y coherente con la denominación propuesta. Asimismo, dicha Memoria aporta información suficiente y precisa sobre los efectos académicos del Título y sobre otros datos que facilitan el conocimiento de sus características básicas así como los procesos de matriculación y de expedición del Suplemento Europeo al Título.
2. Aporta diferentes evidencias que ponen de manifiesto su interés y relevancia académica.
3. Define unos objetivos pertinentes con la denominación del Título que se concretan en competencias a lograr por los estudiantes propias de un Título de Grado en Ingeniería en Electrónica Industrial.
4. Propone mecanismos y procedimientos accesibles para regular e informar con claridad al estudiante acerca de las diferentes vías de acceso y admisión al Título, de los sistemas de transferencia y reconocimiento de créditos y de los sistemas de orientación al inicio de sus estudios.
5. Presenta una planificación de la formación diseñada en coherencia con las competencias que se pretenden lograr, adecuada a la dedicación estimada de los estudiantes y ajustada a los sistemas de evaluación y calificación previstos.

6. Especifica el personal académico y de apoyo necesario que resulta adecuado para favorecer la consecución de competencias que pretenden lograrse.
7. Concreta los recursos materiales y servicios necesarios para el desarrollo de las actividades formativas previstas y adecuados para la consecución de las competencias que pretenden lograrse.
8. Establece los resultados previstos del Título en forma de indicadores de rendimiento, explicando el procedimiento general para valorar el progreso y los resultados de aprendizaje de los estudiantes.
9. Incluye un sistema de garantía de la calidad para la recogida y análisis de información sobre el desarrollo del plan de estudios.
10. Identifica un calendario adecuado de implantación del Título.

Por otro lado, también se proponen las siguientes recomendaciones sobre el modo de mejorar el plan de estudios.

RECOMENDACIONES:

Personal Académico:

Sería recomendable especificar el porcentaje de dedicación que tienen los profesores al título, así como, detallar la distribución del profesorado entre las titulaciones que se van a dar en el mismo Centro.

En Madrid, a 01/07/2008
LA DIRECTORA DE ANECA



Gemma Rauret Dalmau